

\$00 - \$03 - HEX
\$00 - \$01 - SPI-Schnittstelle (GDP-FPGA)
\$04 - \$07 - SCSI (alte Addr.)
\$16 - \$1F - GIDE
\$20 - \$21 - SDIO
\$24 - \$26 - SCSI
\$2C - \$2F - SRAMDISK
\$30 - \$31 - IOE
\$40 - \$41 - SOUND (alte Addr.)
\$F8 - \$49 - CENT
\$50 - \$51 - SOUND
\$60 - \$60 - GDP Seitenumschaltung
\$61 - \$61 - GDP-HS
\$68 - \$69 - KEY
\$70 - \$7F - GDP
\$80 - \$87 - PROMMER1/2
\$88 - \$8F - HARDCOPY/MAUS
\$90 - \$9F - SER2(4)
\$A0 - \$A0 - COLOR Vordergrundfarbe (GDP-FPGA)
\$A1 - \$A1 - COLOR Hintergrundfarbe (GDP-FPGA)
\$A2 - \$A3 - FARBT ???
\$A4 - \$A6 - CLUT
\$A8 - \$A9 - ACRTC
\$AC - \$AF - COL256
\$C0 - \$C7 - FLO
\$C8 - \$C8 - BANK/BOOT
\$C9 - \$C9 - RELAIS
\$CA - \$CB - CAS
\$CC - \$CF - SASI
\$D0 - \$D7 - AD/DA
\$D8 - \$DF - SPEAK
\$E0 - \$EF - AD16x8
\$F0 - \$F3 - SER
\$F4 - \$F6 - Timer (GDP-FPGA)
\$F8 - \$F9 - DA2x8
\$FA - \$FB - UHR3
\$FC - \$FD - AD1x10
\$FE - \$FE - UHR